

SAC
#11/2
1-31-03

Patent
Attorney's Docket No. 001425-117

1746
JC079 U.S. Pro
10/04/190
01/14/02

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of)
Hiroshi NOGAMI) 10/04/190
Application No.: Unassigned) Group Art Unit: Unassigned
Filed: January 14, 2002)
For: METHOD OF CLEANING A CVD)
DEVICE)
)
)
)
)
)

CLAIM FOR CONVENTION PRIORITY

Assistant Commissioner for Patents
Washington, D.C. 20231

Sir:

The benefit of the filing date of the following prior foreign application in the following foreign country is hereby requested, and the right of priority provided in 35 U.S.C. § 119 is hereby claimed:

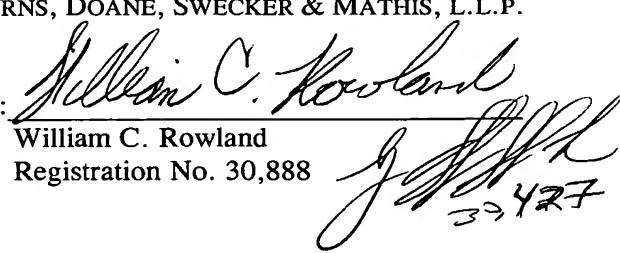
Japanese Patent Application No. 2001-012600

Filed: 22 January 2001

In support of this claim, enclosed is a certified copy of said prior foreign application. Said prior foreign application was referred to in the oath or declaration. Acknowledgment of receipt of the certified copy is requested.

Respectfully submitted,

BURNS, DOANE, SWECKER & MATHIS, L.L.P.

Date: January 14, 2002
By: 
William C. Rowland
Registration No. 30,888

P.O. Box 1404
Alexandria, Virginia 22313-1404
(703) 836-6620

日本国特許庁
JAPAN PATENT OFFICE

JCP79 U.S. PRO
10/04/2000
01/14/02


別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日
Date of Application:

2001年 1月22日

出願番号
Application Number:

特願2001-012600

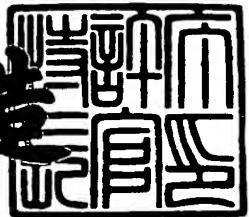
出願人
Applicant(s):

アネルバ株式会社

2001年 8月17日

特許庁長官
Commissioner,
Japan Patent Office

及川耕造



出証番号 出証特2001-3073871

【書類名】 特許願
 【整理番号】 2079P2001
 【提出日】 平成13年 1月22日
 【あて先】 特許庁長官 及川 耕造 殿
 【国際特許分類】 C23C 16/00
 H01L 21/285

【発明者】

【住所又は居所】 東京都府中市四谷5丁目8番1号 アネルバ株式会社内
 【氏名】 野上 裕

【特許出願人】

【識別番号】 000227294
 【氏名又は名称】 アネルバ株式会社

【代理人】

【識別番号】 100059281
 【弁理士】
 【氏名又は名称】 鈴木 正次
 【電話番号】 03-3353-3407
 【連絡先】 FAX 03-3359-8340

【選任した代理人】

【識別番号】 100108947
 【弁理士】
 【氏名又は名称】 涌井 謙一

【手数料の表示】

【予納台帳番号】 011589
 【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1
 【物件名】 図面 1
 【物件名】 要約書 1

特2001-012600

【包括委任状番号】 0009707

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 CVD装置のクリーニング方法

【特許請求の範囲】

【請求項1】

真空容器内でプラズマを生成して活性種を発生させ、この活性種と材料ガスとで真空容器内に収容されている基板に成膜を行うCVD装置のクリーニング方法において、

前記CVD装置は、

その真空容器内に導電性隔壁板を備えていて、当該導電性隔壁板によって当該真空容器内部が二室に隔離され、当該二室に隔離された真空容器内部の一方の室はその内部に高周波電極を配置したプラズマ生成空間を形成し、他方の室はその内部に前記基板を搭載する基板保持機構が配置された成膜処理空間を形成するように構成されており、

当該導電性隔壁板には、前記プラズマ生成空間と前記成膜処理空間を通じさせる複数の貫通孔であって、当該貫通孔内のガス流速をu、実質的な貫通孔の長さをL、相互ガス拡散係数をDとする時、 $uL/D > 1$ の条件を満たすように形成されている複数の貫通孔が穿孔されていると共に、前記プラズマ生成空間から隔離され、かつ前記成膜処理空間と複数の拡散孔を介して通じている内部空間が形成され、

前記材料ガスは外部から前記導電性隔壁板の内部空間に供給され、前記複数の拡散孔を通して前記成膜処理空間に導入されるように構成され、

前記高周波電極に高周波電力を与えて前記プラズマ生成空間でプラズマ放電を発生させることにより前記プラズマ生成空間で生成された前記活性種を、前記隔壁板に形成された複数の貫通孔を通して前記成膜処理空間に導入させるCVD装置であって、

当該CVD装置のクリーニングは、前記導電性隔壁板を接地電位としつつ、前記プラズマ生成空間にクリーニングガスを導入し、その内部に配置されている高周波電極に高周波電力を与えて活性種を生成させ、当該生成された活性種を前記導電性隔壁板の複数の貫通孔を通して前記成膜処理空間に導き、この成膜処理空

間に導入された前記活性種によって前記成膜処理空間をクリーニングすることを特徴とするCVD装置のクリーニング方法。

【請求項2】

導電性隔壁板を接地電位としつつ、前記プラズマ生成空間にクリーニングガスを導入し、その内部に配置されている高周波電極に高周波電力を与えて活性種を生成させ、当該生成された活性種を前記導電性隔壁板の複数の貫通孔を通して前記成膜処理空間に導く際に、前記導電性隔壁板の加熱が行われていることを特徴とする請求項1記載のCVD装置のクリーニング方法。

【請求項3】

クリーニングガスは、一種、又は複数種のフッ化ガスとしたことを特徴とする請求項1又は2記載のCVD装置のクリーニング方法。

【請求項4】

フッ化ガスは、 NF_3 、 F_2 、 SF_6 、 CF_4 、 C_2F_6 、 C_3F_8 としたことを特徴とする請求項3記載のCVD装置のクリーニング方法。

【請求項5】

クリーニングガスに酸素ガスが添加されていることを特徴とする請求項3又は4記載のCVD装置のクリーニング方法。

【請求項6】

添加される酸素ガスの添加量は60%以下の濃度とすることを特徴とする請求項5記載のCVD装置のクリーニング方法。

【請求項7】

クリーニングガスが O_2 であることを特徴とする請求項1又は2記載のCVD装置のクリーニング方法。

【請求項8】

クリーニングガスにHe、Ne、Ar、Kr、Xeのいずれかが添加されることを特徴とする請求項3乃至7いずれか一項記載のCVD装置のクリーニング方法。

【請求項9】

導電性隔壁板を接地電位としつつ、前記プラズマ生成空間にクリーニングガス

を導入し、その内部に配置されている高周波電極に高周波電力を与えて活性種を生成させ、当該生成された活性種を前記導電性隔壁板の複数の貫通孔を通して前記成膜処理空間に導く際に行われる前記導電性隔壁板の加熱は、前記貫通孔の内周面へのフッ素の吸着を防止する温度範囲で行われることを特徴とする請求項3乃至6又は請求項8のいずれか一項記載のCVD装置のクリーニング方法。

【請求項10】

貫通孔の内周面へのフッ素の吸着を防止する温度範囲で行われる導電性隔壁板の加熱は、クリーニングガスがフッ化炭素ガス又はフッ化窒素ガスである場合、導電性隔壁板を200°C以上に加熱するものであり、クリーニングガスがフッ化イオウガスである場合、導電性隔壁板を100°C以上に加熱するものであることを特徴とする請求項9記載のCVD装置のクリーニング方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は化学気相成長装置（本明細書において「CVD装置」という）のクリーニング方法に関する。

【0002】

【従来の技術】

大型の液晶ディスプレイの作製方法として、従来、高温ポリシリコン型TFT（薄膜トランジスタ）を利用するものと、低温ポリシリコン型TFTを利用するものとが知られている。

【0003】

高温ポリシリコン型TFTを利用する作製方法では、高品質な酸化膜を得るために、1000°C以上の高温に耐える石英基板が使用されていた。

【0004】

これに対して低温ポリシリコン型TFTの作製においては、通常のTFT用ガラス基板を使用するため、低温環境（例えば450°C以下）で成膜を行う必要があるが、低温ポリシリコン型TFTを利用して液晶ディスプレイを製作する方法は、特別な基板を使用する必要がなく、成膜条件の設定が簡単であるという利点

を有し、近年実用化され、その生産量は拡大しつつある。

【0005】

低温ポリシリコン型TFTを利用する液晶ディスプレイの作製で、低温でゲート絶縁膜として適当なシリコン酸化膜を成膜する場合、プラズマCVDが使用される。このプラズマCVDでシリコン酸化膜を成膜する際、代表的な材料ガスとしてはシラン、テトラエトキシシラン(TEOS)などが使用される。

【0006】

材料ガスとしてシラン等を使用しプラズマによるCVDでシリコン酸化膜を成膜する場合、従来のプラズマCVD装置によれば、基板の前面空間に材料ガスと酸素などを導入し、材料ガスと酸素の混合ガスでプラズマを生成し、当該プラズマに対して基板を晒すことにより、当該基板の表面上にシリコン酸化膜を形成するようになっていた。

【0007】

このように従来のプラズマCVD装置では、材料ガスは、プラズマCVD装置内に生成されたプラズマ中に直接的に供給するように構成されていた。このため、従来のプラズマCVD装置の構成によれば、基板の前面空間に存在するプラズマから基板の成膜面に対して高エネルギーのイオンが入射し、シリコン酸化膜にダメージを与え、膜特性が悪化するという問題が存在した。さらにプラズマ中に材料ガスが直接的に導入されるため、材料ガスとプラズマが激しく反応してパーティクルが発生し、これによって歩留まりが低下するという問題もあった。

【0008】

そこで、上記問題を解決するため、本願出願人は、先の出願である特願平11-157692号により、従来からある遠隔プラズマ方式のCVD装置の改善を試み、新たなCVD装置を提案した。

【0009】

この特願平11-157692号で提案したCVD装置は、真空容器内でプラズマを生成して活性種(ラジカル)を発生させ、この活性種と材料ガスとで当該真空容器内に収容されている基板に成膜処理を行うCVD装置であって、以下のように構成されている。

【0010】

すなわち、真空容器には、真空容器の内部を二室に隔離する導電性の隔壁板が設けられている。これらの2室のうち、一方の室の内部は高周波電極が配置されたプラズマ生成空間として形成され、他方の室の内部は基板を搭載する基板保持機構が配置された成膜処理空間として形成される。この導電性の隔壁板にはプラズマ生成空間と成膜処理空間を通じさせる複数の貫通孔が形成されている。更にこの導電性の隔壁板には、プラズマ生成空間と隔離され、かつ成膜処理空間と複数の拡散孔を介して通じている内部空間を有している。材料ガスは、この導電性の隔壁板の内部空間に外部から供給され、前記複数の拡散孔を通して前記成膜処理空間に導入されるように構成されている。そして、前記プラズマ生成空間で生成された活性種が、前記導電性の隔壁板に形成されている複数の貫通孔を通して成膜処理空間に導入され、前記基板に成膜処理が行われるのである。

【0011】

特願平11-157692号で提案した前記CVD装置においては、前記導電性隔壁板に設けられている前記プラズマ生成空間と前記成膜処理空間を通じさせる複数の貫通孔は、当該貫通孔内のガス流速を u 、実質的な貫通孔の長さを L 、相互ガス拡散係数を D とするとき、 $uL/D > 1$ の条件を満たすようにして形成されている。

【0012】

この特願平11-157692号で提案した前記CVD装置においては、プラズマ生成空間と成膜処理空間とが導電性の隔壁板によって隔離されているため、成膜処理空間に配置された基板の処理表面がプラズマに晒されない構成となっている。また、導電性の隔壁板にはプラズマ生成空間と成膜処理空間を通じさせる複数の貫通孔が形成されているが、この貫通孔は、前記のような条件を満たすように形成されているので、成膜処理空間に導入された材料ガスが、プラズマ生成空間側に逆拡散することが防止されている。

【0013】

なお、特願平11-157692号では、成膜処理空間に導入された活性種が、隔壁板の内部空間に逆拡散することを防止するため、前記複数の拡散孔も、貫

通孔に要求されている前述した条件を満たすように形成されているCVD装置も提案されている。

【0014】

つまり、特願平11-157692号においては、CVD装置を構成する真空容器の一部と導電性の隔壁板とを接地電極として利用することにより、高周波電極と真空容器上面部の間、および高周波電極と隔壁板の制限された空間内でプラズマが生成されるCVD装置が提案されている。更に、電極構造を変形させ、前記導電性の隔壁板を利用して、隔壁板の前記複数の貫通孔を除いて密閉されたプラズマ生成室を形成するために、高周波電極をプラズマ生成空間の上側位置に設け、高周波電極と隔壁板との間でプラズマ放電を発生させるようにしたCVD装置も提案されている。

【0015】

ところで、一般に、CVD装置の共通した問題点であるが、成膜を重ねていくと、基板支持体、成膜室内壁等に堆積物が付着する。それが成膜中の基板上に落下すると、パーティクルとして配線の断線等の原因を引き起こし、製品としての歩留まりを低下させる。

【0016】

そのため、成膜のプロセスとは別に、所定の基板枚数処理後に、適時、プラズマ形成方式や構造、又は、成膜された膜組成等の用途の違いに応じた個別のクリーニングガスを用いる最適なクリーニングを行っている。このCVD装置のクリーニングは、CVD装置の安定した連続稼動を実現するため、成膜プロセス同様、重要なプロセスとなっている。

【0017】

【発明が解決しようとする課題】

本発明の目的は、前述の特願平11-157692号で新たに提案したCVD装置に対し最適なクリーニングプロセスを提供するものである。

【0018】

すなわち、低温ポリシリコン型TFTを利用した大型液晶ディスプレイの作製等において、低温でゲート絶縁膜として適当なシリコン酸化膜を成膜するために

、前述した特願平11-157692号で新たに提案したCVD装置によって、プラズマを利用し、シラン等の材料ガスを用いてシリコン酸化膜等を大面積基板に成膜するわけであるが、この新たに提案されたCVD装置に相応しい、適切なクリーニング方法を提案し、パーティクルの発生を十分に抑制し、当該CVD装置による高い製品歩留まりを維持し、当該CVD装置が、安定的に連続稼動を行えるようにするためのCVD装置のクリーニング方法を提供することにある。

【0019】

また、クリーニングガスとして一種又は複数種のフッ化ガスを用いる場合であっても、クリーニング工程後の成膜工程で生じる可能性のあるフッ素に起因した薄膜汚染を未然に防止できるCVD装置のクリーニング方法を提供することにある。

【0020】

【課題を解決するための手段および作用】

本発明が提案するCVD装置のクリーニング方法は、前述の特願平11-157692号で新たに提案したCVD装置に適用されるクリーニング方法であって、前記導電性隔壁板を接地電位としつつ、前記プラズマ生成空間にクリーニングガスを導入し、その内部に配置されている高周波電極に高周波電力を与えて活性種を生成させ、当該生成された活性種を前記導電性隔壁板の複数の貫通孔を通して前記成膜処理空間に導き、この成膜処理空間に導入された前記活性種によって前記成膜処理空間をクリーニングすることを特徴とするCVD装置のクリーニング方法である。

【0021】

すなわち、前述の特願平11-157692号で新たに提案したCVD装置においては、プラズマ生成空間と成膜処理空間とが導電性の隔壁板によって隔離されており、当該導電性の隔壁板にはプラズマ生成空間と成膜処理空間を通じさせる複数の貫通孔が形成されているが、この貫通孔は、成膜処理空間に導入された材料ガスのプラズマ生成空間側への逆拡散を防止する条件を満たすように形成されている。

【0022】

そこで、成膜処理空間と導電性の隔壁板によって隔離されているプラズマ生成空間に直接クリーニングガスを導入し、当該プラズマ生成空間内の高周波電極に高周波電力を与えて活性種（ラジカル）を生成させ、この生成された活性種（ラジカル）を、接地電位にされている導電性隔壁板の複数の貫通孔を通して成膜処理空間に導き、この成膜処理空間に導入された活性種によって成膜処理空間をクリーニングするというものである。

【0023】

ここで、クリーニングガスとしては、フッ化ガスを用いることができ、例えば、 NF_3 、 F_2 、 SF_6 、 CF_4 、 C_2F_6 、 C_3F_8 等のフッ化ガスの中の一種、又は複数種を用いることができる。

【0024】

このようにクリーニングガスとしてフッ化ガスを用いる前述した本発明のCVD装置のクリーニング方法によれば、シリコン酸化膜、 a-Si 膜を所定処理枚数成膜した後、プラズマ生成空間にフッ化ガスを導入し、プラズマ生成空間で放電を行って活性種（フッ素ラジカル）を生成させ、接地電位の導電性隔壁板の複数の貫通孔を通して当該フッ素ラジカルを成膜処理空間に導き、成膜処理空間をクリーニングする、すなわち、真空容器の内壁、基板保持機構等の表面に付着した堆積物と前記フッ素ラジカルを反応させ、これを除去させて、排気ポートより排出させることができる。

【0025】

ここで、フッ素ラジカルへの解離を促進させるためには、前述のフッ化ガスに酸素ガスを添加するとよい。例えば、J.Appl.Phys.Vol.52(1981) p.162にて提案されているように、60%以下の濃度で酸素を添加することにより、フッ素原子ラジカルの密度を無添加の場合に比べて増大させることができる。

【0026】

前記のようにフッ化ガスを用いると、プラズマ生成空間内で生成されるラジカルはフッ素ラジカルとなるが、成膜処理空間等への堆積物が炭化物である場合には、クリーニングガスとして O_2 を用いる。

【0027】

又、プラズマ密度が低く、十分なクリーニング速度が得られない場合には、H_e、Ne、Ar、Kr、Xe等の電離電圧の高い不活性ガスをクリーニングガスに混入させると、当該不活性ガスの混入により電子温度が高くなり、フッ化ガス等のクリーニングガスの解離が促進され、クリーニング速度の向上を図ることができる。

【0028】

なお、前記のようにクリーニングガスとしてフッ化ガスを用いて本発明のCVD装置のクリーニング方法を実施した場合、クリーニング工程で隔壁板の貫通孔等の内面に吸着されていたクリーニングガスが、クリーニング完了後の成膜工程の進行にともない、隔壁板内部から成膜処理空間に放出され、このようなクリーニングガスに起因したフッ素が、クリーニング完了後の成膜工程で成膜中の薄膜にとり込まれて、薄膜本来の特性を劣化させてしまうことがある。

【0029】

本願は、本発明のクリーニング方法においてフッ化ガスをクリーニングガスとして用いる場合に生じ得る前記のような問題点を未然に防止し得る以下に述べるCVD装置のクリーニング方法をも提案するものである。

【0030】

このクリーニング方法は、前述した本発明のCVD装置のクリーニング方法において、導電性隔壁板を接地電位としつつ、前記プラズマ生成空間にクリーニングガスを導入し、その内部に配置されている高周波電極に高周波電力を与えて活性種を生成させ、当該生成された活性種を前記導電性隔壁板の複数の貫通孔を通して前記成膜処理空間に導く際に、前記導電性隔壁板の加熱が行われていることを特徴とするものであり、より具体的には、前記導電性隔壁板の加熱を、前記貫通孔の内周面及び隔壁板表面へのフッ素の吸着を防止する温度範囲で行うこととするものである。

【0031】

貫通孔の内周面及び隔壁板表面へのフッ素の吸着を防止する温度範囲はクリーニングガスとして用いられるフッ化ガスの種類に応じてそれぞれ異なっている。例えば、クリーニングガスがCF₄、C₂F₆、C₃F₈等のフッ化炭素ガス、

又はN F₃等のフッ化窒素ガスである場合には200℃以上、S F₆等のフッ化イオウガスである場合には100℃以上に導電性隔壁板が加熱される。

【0032】

このような導電性隔壁板の加熱は、例えば、導電性隔壁板にヒータ等の加熱手段を内蔵させておいて行うことができる。

【0033】

かかるクリーニング方法によれば、クリーニングガスとして用いられるフッ化ガスの種類に応じて、導電性隔壁板をこれに設けられている前記複数の貫通孔の内周面へのクリーニングガスの吸着を防止できる必要温度以上にまで加熱できるので、クリーニング中に貫通孔内周面及び隔壁板表面等に吸着するフッ素を脱離させ、クリーニング完了後の成膜工程での成膜における薄膜へのフッ素汚染を未然に防止することができる。

【0034】

【発明の実施の形態】

以下に、本発明の好適な実施形態を添付図面に基づいて説明する。

【0035】

図1と図2を参照して本発明クリーニング方法が適用されるCVD装置の実施形態を説明する。

【0036】

図1、図2図示のCVD装置は、好ましくはシランを材料ガスとして使用し、通常のTFT用ガラス基板11の上面にシリコン酸化膜をゲート絶縁膜として成膜する際に用いられるものである。

【0037】

図1図示のように、CVD装置の真空容器12は、成膜処理を行う際、排気機構13によってその内部が所望の真空状態に保持される。排気機構13は真空容器12に形成された排気ポート12b-1に接続されている。

【0038】

真空容器12の内部には、水平な状態で導電性部材で作られた隔壁板14が設けられており、平面形状が例えば矩形の隔壁板14は、その周縁部が導電材固定

部22の下面に押さえ付けられて密閉状態を形成するように配置されている。こうして真空容器12の内部は隔壁板14によって上下の2つの室に隔離され、上側の室はプラズマ生成空間15に形成され、下側の室は成膜処理空間16に形成されている。

【0039】

隔壁板14は、所望の特定の厚みを有し、かつ全体的に平板状の形態を有し、さらに真空容器12の水平断面形状に類似した平面形状を有する。隔壁板14には内部空間24が形成されており、また、所定条件を満たす複数の貫通孔25が内部空間24を貫通する状態で分散して形成されていて、これらの貫通孔25を介してのみプラズマ生成空間15と成膜処理空間16はつながっている。

【0040】

ガラス基板11は、成膜処理空間16に設けられた基板保持機構17の上に配置されている。ガラス基板11は隔壁板14に実質的に平行であって、その成膜面（上面）が隔壁板14の下面に対向するように配置されている。基板保持機構17の電位は真空容器12と同じ電位である接地電位41に保持される。さらに基板保持機構17の内部にはヒータ18が設けられている。このヒータ18によってガラス基板11の温度は所定の温度に保持される。

【0041】

真空容器12の構造を説明する。真空容器12は、その組立て性を良好にする観点から、プラズマ生成空間15を形成する上容器12aと、成膜処理空間16を形成する下容器12bとから構成される。上容器12aと下容器12bを組み合わせて真空容器12を作るとき、両者の間に位置に導電性の隔壁板14が設けられる。隔壁板14は、確実に接地電位とするため、例えば、図3（a）に示す方式で、導電材固定部22に接触するようにして取り付けられる。これによって、隔壁板14の上側と下側に、隔離されたプラズマ生成空間15と成膜処理空間16が形成され、隔壁板14と上容器12aとによってプラズマ生成空間15が形成される。

【0042】

図1図示の実施形態では、プラズマ生成空間15においてプラズマ19が生成

されている領域は、隔壁板14と、上容器12aと、ほぼ中央位置に配置されている板状の電極（高周波電極）20とから形成されている。

【0043】

電極20には複数の孔20aが形成されている。電極20は、上容器12aの側部内面に沿って設けられた2つの絶縁部材21a、21bによって支持され、固定される。

【0044】

なお、隔壁板14は、真空容器12内にある導電材固定部22との間に導電体32を挟み、取り付けネジ33によって導電材固定部22に固定されている（図3（a））。導電体32は、いわゆるスパイラルシールドのようなばね性のある紐状の導電体であり、図3（a）図示のような取り付け構造を採用することによって、隔壁板14と接地電位の金属面との接触を確実にし、高周波の成膜処理空間への漏れを皆無にすることができます。ただし、隔壁板14の取り付けは、CVD装置のクリーニングの際に、隔壁板14を確実に接地電位とすることができますものであれば、図3（a）の構造に限定されるものではない。

【0045】

また、隔壁板14は、図3（b）に示すように、内部に隔壁板14を加熱するためのヒータ30を内蔵することができる。この場合、導入パイプ28は、ヒータ30の下に配置される。

【0046】

ヒータ30は、クリーニングガスとしてフッ化ガスが用いられる場合に、フッ化ガスの種類に応じて、隔壁板14に設けられている複数の貫通孔25の内周面へのクリーニングガスの吸着を防止する必要温度以上にまで隔壁板14を加熱することを目的として配備されるものである。そこで、隔壁板14の大きさ、必要な加熱温度等の条件によって、内蔵されるヒータ30の本数、配置状態等を任意に定めることができる。また、ヒータ30と同様にして隔壁板14の加熱温度を検知するための熱電対等の検出センサー（不図示）を隔壁板14に内蔵させることもできる。

【0047】

なお、隔壁板14を加熱するための構造、加熱手段等は、前記目的が達成されるものであれば、図3（b）図示の形態に限定されるものではない。

【0048】

絶縁部材21aには、外側からプラズマ生成空間15へ酸素ガスとクリーニングガスを導入する導入パイプ23a、23bが設けられている。酸素ガス導入パイプ23a、クリーニングガス導入パイプ23bは流量制御を行うマスフローコントローラ（図示せず）を介して酸素ガス供給源、クリーニングガス供給源（それぞれ図示せず）に接続されており、複数箇所設けられている。

【0049】

クリーニングガスとしては、 NF_3 、 F_2 、 SF_6 、 CF_4 、 C_2F_6 、 C_3F_8 等のフッ化ガスを用いる。

【0050】

クリーニングガスのシリコン酸化膜に対するエッティング速度が小さい場合には、プラズマ放電の電子温度を上げることにより、クリーニングガスの解離度を更にあげて、ラジカル密度を増大させるべく、He、Ne、Ar、Kr、Xe等の不活性ガスをクリーニングガスに添加することができる。

【0051】

これらの添加ガスの導入方法は、酸素ガス導入パイプ23a、又はクリーニングガス導入パイプ23bと同系統のガス配管の途中から接続して導入することも、又は、添加ガス専用で別系統の配管、及び導入パイプを新たに設けることもできる。

【0052】

真空容器12の内部は、隔壁板14によってプラズマ生成空間15と成膜処理空間16に隔離されているが、隔壁板14には所定条件を満たす複数の貫通孔25が内部空間24を貫通する状態で分散して形成されており、これらの貫通孔25を介してのみプラズマ生成空間15と成膜処理空間16はつながっている。

【0053】

さらに隔壁板14の下壁には材料ガスを成膜処理空間16に供給する複数の拡散孔26が形成されている。

【0054】

上記の貫通孔25は、成膜処理空間16に導入された材料ガスが、プラズマ生成空間15側に逆拡散することを防止すべく、貫通孔25内でのガス流速をu、実質的な貫通孔25の長さをL、相互ガス拡散係数（貫通孔25の両側の2種のガスの相互ガス拡散係数）をDとするとき、 $uL/D > 1$ の条件を満たすようにして形成されている。なお、拡散孔26も貫通孔25に適用されている前記条件が適用されているように構成しておけば、成膜処理空間16に導入された活性種が、隔壁板14の内部空間24へ逆拡散するのを防止する上で、一層効果的である。

【0055】

内部空間24には、材料ガスを導入するための導入パイプ28が接続されている。導入パイプ28は側方から接続されるように配置されている。また内部空間24の中には、材料ガスが拡散孔26から均一に供給されるように、複数の孔を有するように穿孔された均一板27がほぼ水平に設けられている。

【0056】

上容器12aの天井部には、電極20に接続された電力導入棒29が設けられている。電力導入棒29によって電極20に放電用高周波電力が給電される。電極20は高周波電極として機能する。

【0057】

電力導入棒29は絶縁物31で被われており、他の金属部分との絶縁が図られている。

【0058】

図2図示の実施形態のCVD装置は、図1図示の実施形態とは、電極構造を変形させ、高周波電極20をプラズマ生成空間15の上側位置に設け、高周波電極20と隔壁板14との間でプラズマ放電を発生させるものである。

【0059】

基本的な構成要素は、図1で説明した実施形態のCVD装置の構成要素と実質的に同一であり、共通する構成要素には同一の符号を付し、ここで詳細な説明を反復することは省略する。

【0060】

図2 図示の実施形態の特徴的構成は、上容器12aの天井部の内側に絶縁部材21aを設け、かつその下側に電極20を配置するようにした点にある。電極20には孔20aは形成されず、一枚の板状の形態を有する。電極20と隔壁板14によって平行平板型電極構造によるプラズマ生成空間15を形成する。

【0061】

その他の構成は第1実施形態の構成と実質的に同じである。

【0062】

上記のように構成されたCVD装置において、本発明のクリーニング方法を必要とする成膜方法の概略について説明する。図示しない搬送ロボットによってガラス基板11が真空容器12の内部に搬入され、基板保持機構17の上に配置される。真空容器12の内部は、排気機構13によって排気され、減圧されて所定の真空状態に保持される。次に、酸素ガス導入パイプ23aを通して酸素ガスが真空容器12のプラズマ生成空間15に導入される。

【0063】

一方、材料ガスである例えはシランが導入パイプ28を通して隔壁板14の内部空間24に導入される。シランは、最初に内部空間24の上側部分に導入され、均一板27で均一化されて下側部分に移動し、次に拡散孔26を通って成膜処理空間16に直接に、すなわちプラズマに接触することなく導入される。成膜処理空間16に設けられた基板保持機構17は、ヒータ18に通電が行われているため、予め所定温度に保持されている。

【0064】

上記の状態で、電極20に対して電力導入棒29を介して高周波電力が供給される。この高周波電力によって放電が生じ、プラズマ生成空間15内において電極20の周囲に酸素プラズマ19が生成される。酸素プラズマ19を生成することで、中性の励起種であるラジカル（励起活性種）が生成され、基板11の表面上にシリコン酸化物が堆積し、薄膜が形成される。

【0065】

次に、前述したCVD装置に適用される本発明のクリーニング方法について、

クリーニングガスとして、 NF_3 ガスを使用した場合について説明する。

【0066】

クリーニングを行うタイミングは、予め決められた所定時間ごと、あるいは所定の基板枚数毎等の基準に基づいて成膜後適時行われ、シランのような原料ガスを遮断し、成膜時にプラズマ生成空間15に導入されていた酸素ガスをフッ素ガスのようなクリーニングガスに切り替えることにより、利用するラジカルの違いこそあれ、機構的には、上述の成膜時のものと大差はない。

【0067】

つまり、本発明によるCVD装置のクリーニング方法は次のように行われる。導電材料で形成されている隔壁板14を接地電位にしておき、プラズマ生成空間15に、クリーニングガスとして NF_3 ガスを導入し、かつ電極20に高周波電力を供給して、プラズマ生成空間15内にフッ素ラジカルを生成する。生成されたフッ素ラジカルは、隔壁板14の複数の貫通孔25を通って成膜処理空間16に導入され、これによって、成膜処理空間16内がクリーニングされる。

【0068】

なお、このときクリーニング速度を向上させるため、Arガス等の不活性ガス、又は酸素ガスをクリーニングガス(NF_3)に混入させてもよい。

【0069】

また、炭化物の堆積がある場合には、クリーニングガスとして酸素を用いるとよい。

【0070】

また、クリーニングガスとしてフッ化ガスが用いられる場合には、貫通孔25の内周面へのフッ素の吸着を防止すべく、クリーニングガスとして用いられるフッ化ガスの種類に応じて、例えば、 CF_4 、 C_2F_6 、 C_3F_8 等のフッ化炭素ガス、又は NF_3 等のフッ化窒素ガスが用いられているときには、ヒータ30によって隔壁板14を200°C以上に、 SF_6 等のフッ化イオウガスである場合には隔壁板14を100°C以上に加熱しておきつつ前記クリーニング方法を実施することが望ましい。

【0071】

この本発明のシリコン酸化膜に対するクリーニング方法の具体的な設定値の一例は、以下のとおりである。

【0072】

60MHzの高周波電極20に印加するパワーを2kW、クリーニングガスのNF₃の流量を標準状態で200cm³/min(0.63g/min)とし、クリーニングガスの解離を促進させるためArガスを標準状態で100cm³/min(0.18g/min)の流量でクリーニングガス(NF₃)に混入させた。成膜処理空間16の圧力は16Paであった。このとき成膜処理空間16において酸化シリコンが剥離される速さ、つまり、クリーニング速度は、30~40nm/minであった。

【0073】

【発明の効果】

以上の説明で明らかなように、本発明によれば、大面積基板にプラズマCVDによりシラン等の材料ガスを用いてシリコン酸化膜等を成膜できる装置、例えば、複数の貫通孔あるいは拡散孔が形成された導電性隔壁板を設けることによって真空容器内部がプラズマ生成空間と成膜処理空間とに隔離され、プラズマ生成空間で生成された活性種が前記隔壁板の貫通孔を通して成膜処理空間に導入されるCVD装置に対して最適なクリーニング方法を提供することができる。

【0074】

本発明のクリーニング方法を用いて、成膜後に最適なクリーニングを行うことで、パーティクルの発生を低減させ、前記形態のCVD装置を大面積基板への製造に有效地に利用し、しかも、クリーニングガスに起因したフッ素による製品汚染がなく、高い製品歩留まりを維持した状態で安定に連続稼動させることができる。

【図面の簡単な説明】

【図1】 本発明のクリーニング方法が適用されるCVD装置の第1の実施形態の構成を示す縦断面図である。

【図2】 本発明のクリーニング方法が適用されるCVD装置の第2の実施形態の構成を示す縦断面図である。

【図3】

(a) 隔壁板固定箇所の拡大断面図である。

(b) 加熱手段が内蔵されている実施形態の隔壁板の拡大断面図である。

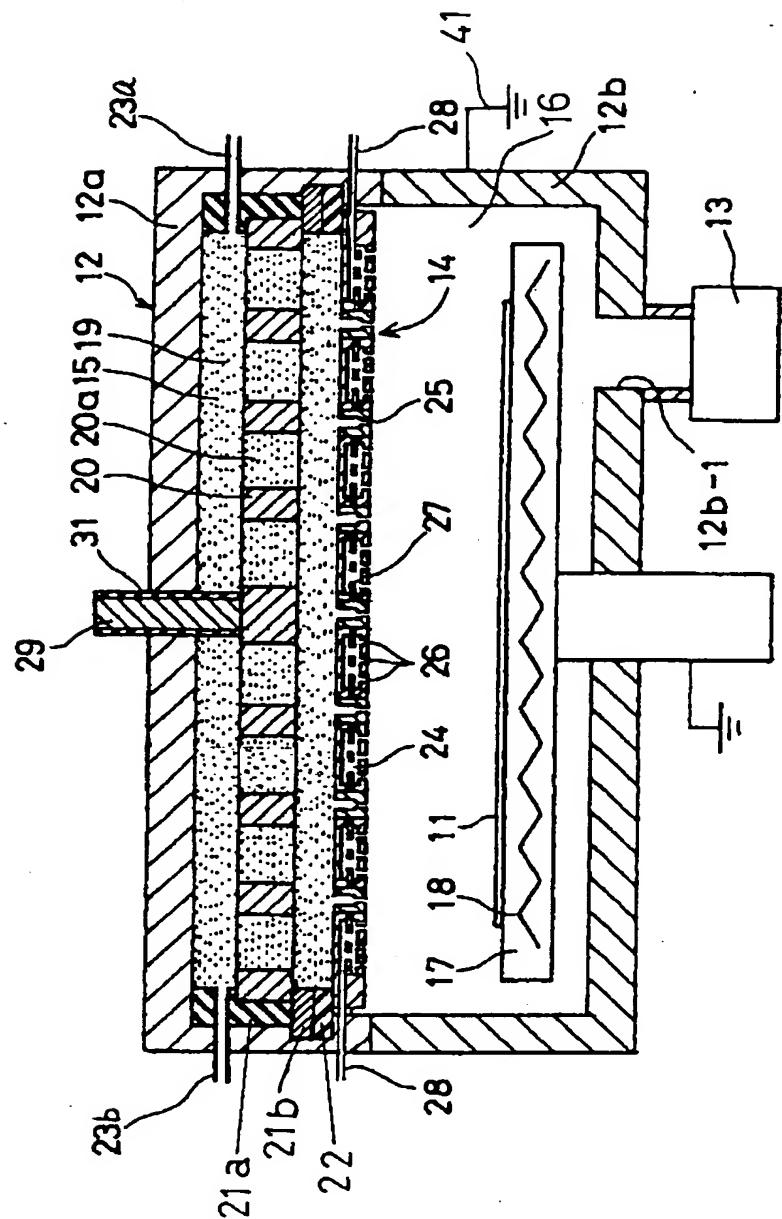
【符号の説明】

1 1	ガラス基板
1 2	真空容器
1 2 a	上容器
1 2 b	下容器
1 2 b - 1	排気ポート
1 3	排気機構
1 4	隔壁板
1 5	プラズマ生成空間
1 6	成膜処理空間
1 7	基板保持機構
1 8	ヒータ
1 9	プラズマ
2 0	電極
2 0 a	電極に形成されている孔
2 1 a	絶縁部材
2 1 b	絶縁部材
2 2	導電材固定部
2 3 a	酸素ガス導入パイプ
2 3 b	クリーニングガス導入パイプ
2 4	内部空間
2 5	貫通孔
2 6	拡散孔
2 7	均一板
2 8	導入パイプ
2 9	電力導入棒

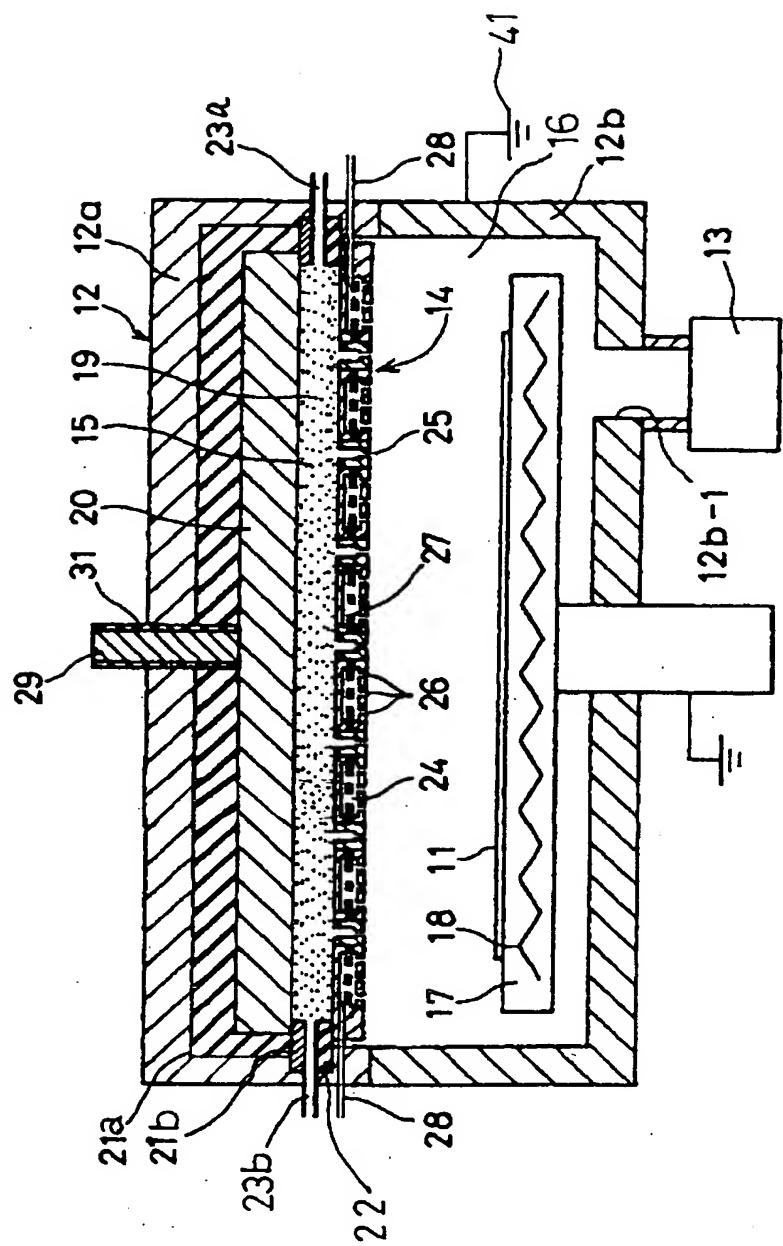
- 3 0 ヒータ
- 3 1 絶縁物
- 3 2 紐状の導電体
- 3 3 取付ネジ
- 4 1 接地電位

【書類名】 図面

【図1】

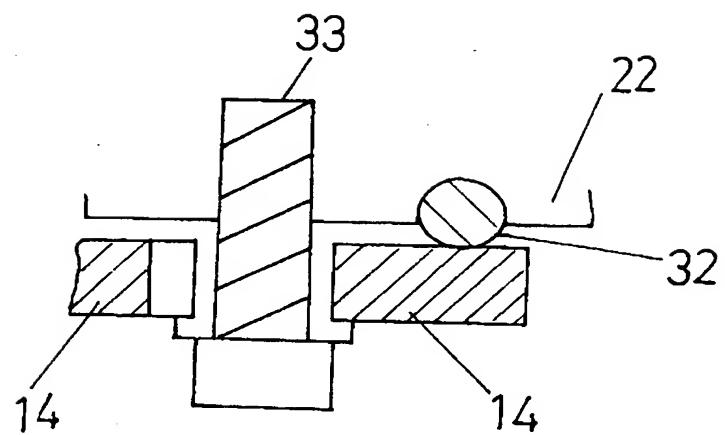


【図2】

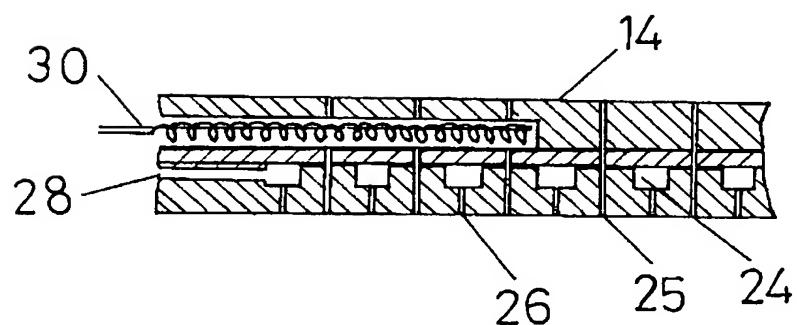


【図3】

(a)



(b)



【書類名】 要約書

【要約】

【課題】 大面積基板にプラズマCVDによりシラン等の材料ガスを用いてシリコン酸化膜等を成膜できる装置、例えば、複数の貫通孔あるいは拡散孔が形成された導電性隔壁板を設けることによって真空容器内部がプラズマ生成空間と成膜処理空間とに隔離され、プラズマ生成空間で生成された活性種が前記隔壁板の貫通孔を通して成膜処理空間に導入されるCVD装置に対して最適なクリーニング方法を提供する。

【解決手段】 導電性隔壁板を接地電位としつつ、あるいは導電性隔壁板を接地電位としつつ加熱し、プラズマ生成空間にクリーニングガスを導入し、その内部に配置されている高周波電極に高周波電力を与えて活性種を生成させてプラズマ生成空間内をクリーニングすると共に、前記生成された活性種を導電性隔壁板の複数の貫通孔を通して成膜処理空間に導き、この成膜処理空間に導入された活性種によって成膜処理空間をもクリーニングすることによって課題を解決した。

【選択図】 図1

出願人履歴情報

識別番号 [000227294]

1. 変更年月日 1995年11月24日

[変更理由] 名称変更

住 所 東京都府中市四谷5丁目8番1号

氏 名 アネルバ株式会社